DL8743 1.5V计数器IC

1 功能及应用特性描述: (FUNCTION & FEATURES)

● CMOS工艺, RC振荡方式直接驱动LCD。

● 工作电压: 1.5V, 低功耗, 低静态电流。

• 5-Digit, 1/2Bias, 1/4DUTY

● 按键作用:

● 内置倍压电容

● RESET归零键。

● 有休眠功能, 计数值0-99999

● 内建振荡,可加电阻调快频率。

1> 复位键(RESET): 内部上拉,常按下(接GND),显示 '88888',松开清零,显示"00000"或最低位"0"。

2> 加数键(TG): 内部下拉,每对正极触发一下,加1。(上升沿有效)

3> **SEL:** 休眠时间选择脚

①悬空时, 无按键触发, 2分钟自动休眠;

②接GIND时,不会进入休眠状态。

4> TEST2: 上电5个"0"或1个"0"显示模式选择脚:

①悬空时,5个"0"模式选择;

②接GND时, 1个"0"模式选择;

5> 上电后LCD显示"88888",1秒内变为"00000",按TG一下计数变为"00001",再按TG一下计数变为"00002",以此类推,最大计数"99999",此间2分钟内无按键操作,进入休眠状态,按TG键唤醒,原计数值加1。

2 适用范围:

计数器, 跑步机等。

3 电特性: (ELECTRICAL CHARACTERISTICS)

PARAMETER		SYMBOL	Condition	Min.	Type.	Max.	Unit
Operating voltage	工作电压	VDD	-	-	1.5	1.7	V
Standby current	静态电流	IDD	STANDBY模式	-	-	1	uA
Operating current	工作电流	IOP	LOAD	-	ı	30	UA
Switch activation curee	t 按键电流	ISW	-	-	ı	1	uA
Oscillation frequency	振荡频率	Fosc	±30%	-	50	-	KHz

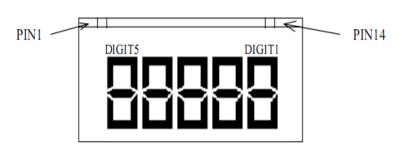
4 PAD脚位说明:

PAD	NAME	DESCRIPTION	PAD	NAME	DESCRIPTION	
1	VDD	电源正极	14	ABC3		
2	TEST1	内部测试	15	FGED3		
3	SEL	休眠时间选择脚	16	ABC4	接LCD面板	
4	TG	加数键	17	FGED4		
5	OSCI	振荡输入	18	ABC5		
6	OSCO	振荡输出	19	FGED5		
7	GND	电源负极	20	COM1		
8	RESET	RESET归零键	21	COM2		
9	TEST2	5个"0"或1个"0"选择脚	22	COM3		
10	ABC1		23	COM4		
11	FGED1	接LCD面板	24	C1		
12	ABC2	1女Lい川似	25	C2	接倍压电容	
13	FGED2					

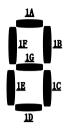
1.5V计数器IC

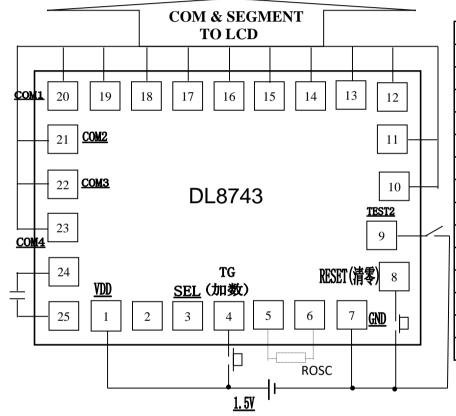
- 1、把绑定机的轴光关掉,将绑定机的环形光(侧光)调到最大。然后再做PR。
- 最大。然后再做PR。 2、固晶机固晶时,请调成全白模式采样。
- 3、固晶完后,如果固不牢固,请用烤箱烤半个小时以上。 谢谢配合!

5 应用电路图:





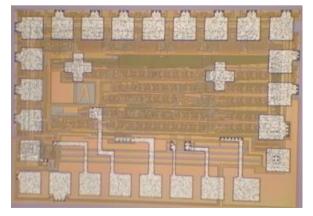




LCD分布图						
pin	COM1	COM2	COM3	COM4		
1	\setminus	\setminus		COM4		
2	\backslash	/	COM3	\backslash		
3	\backslash	COM2		\backslash		
4	COM1			\backslash		
5	5F	5G	5E	5D		
6	5A	5B	5C	\backslash		
7	4F	4G	4E	4D		
8	4A	4B	4C	\setminus		
9	3F	3G	53E	3D		
10	3A	3B	3C	\backslash		
11	2F	2G	2E	2D		
12	2A	2B	2C			
13	1F	1G	1E	1D		
1/	1Δ	1B	10			

1, LCD:1/4 duty 1/2bias Vlcd=3V

- 2、内置振荡,可加ROSC调快进入休眠的时间。
- 3、RESET清零按键,对负极有效。
- 4、TG加数按键,对正极有效。
- 5、TEST2显示模式键,对负极有效。 悬空:5个0,"00000";接负极:1个0,"0".
- 6、SEL进入休眠时间选择脚,悬空,97秒进入休眠;接GND时,不会进入休眠状态。
- 7、内置倍压电容, C1, C2可外加电容, 一般加104.



IC实物图

IC尺寸:1.1*0.8MM

注: THE IC SUBSTRATE SHOULD BE CONNECTED TO VDD (IC衬底接正极)

*以上电路仅供参考,如有修改,恕不另行通知!

