DL5661 8位手表计算器说明书

一、功能描述

1、时间：显示时分秒，12小时制

2、日期：显示日月

3、计算器：8位计算器 带根号按键

二、按键

[M/ADJ]：在计算状态下按此键可切回时间状态。在时间状态下做时间、日期切换键，显示3秒日期自动切回时间。在设定“时”、“分”、“月”、“日”时，此键做前进键，按住可快进；在设定“秒”时此键做归零键。

[SET]设定：时间状态为选择设定。

[CE]：计算器状态为清除最近输入的数值。

[ON/C]：在时间或日期状态下按下此键进入计算器状态。在计算器状态下，按下此键清除所有内容，包括运算结果、过程等。

[+ × ÷]：数学符号 加、乘、除键。在时间/日期设置状态下，按[+]键可递增，按住该键可快速递增调节；

[—]：数学符号 减键/负号键。在时间/日期设置状态下，按[—]键可递减，按住该键可快速递减调节；

[$\sqrt{\ }$]：开平方根。

[%]：百分比。

[→]：退位键。

[·]：小数点键。

[0～9]：数字0～9键。

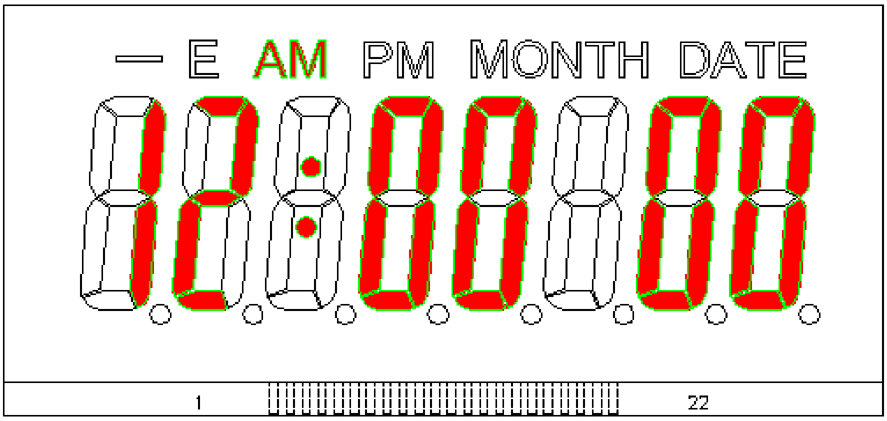
[00]：按一下，同时出现2个“0”

[=]：等号键

三、操作

时间设定：按下 SET 键先“秒”闪，按 M/ADJ 归零；如再按 SET“时”闪动，按 M/ADJ 设定“时”； 如再按 SET“分”闪动，按 M/ADJ 设定“分”。

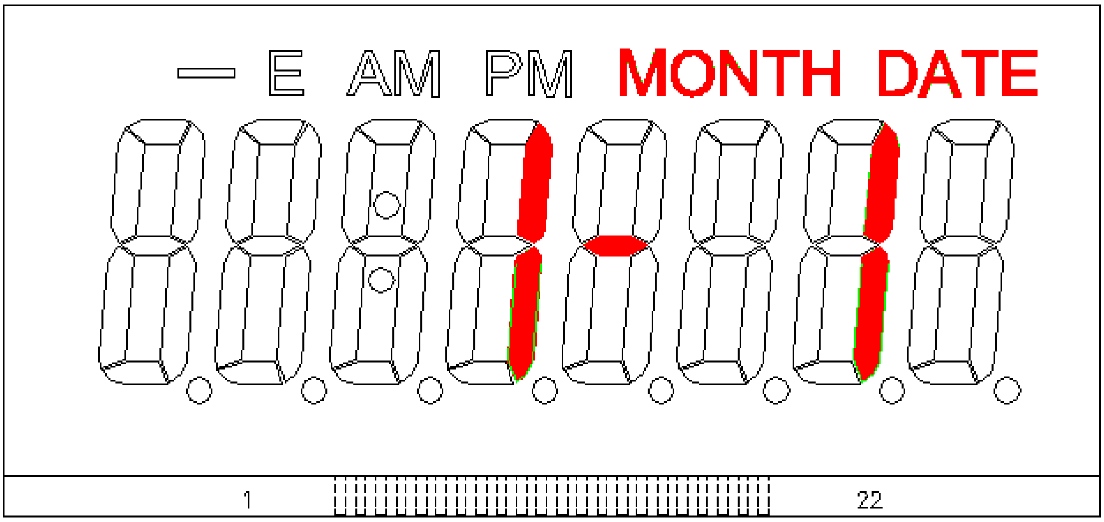
如图 LCD 显示：AM 12:00 00 上午 12 时 00 分 00 秒



备注：正常走时，秒点会闪动

日期设定：时间设定完成后再按下 SET 键先“ 年 ” 闪，按 M/ADJ 设定“ 年 ”； 如再按 SET “ 月 ” 闪动，按 M/ADJ 设定 “ 月 ”; 再按SET “ 日 ” 闪动，按M/ADJ设定 “ 日 ” 。

图 LCD 显示：MONTH DATE 1- 1 1 月 1 日



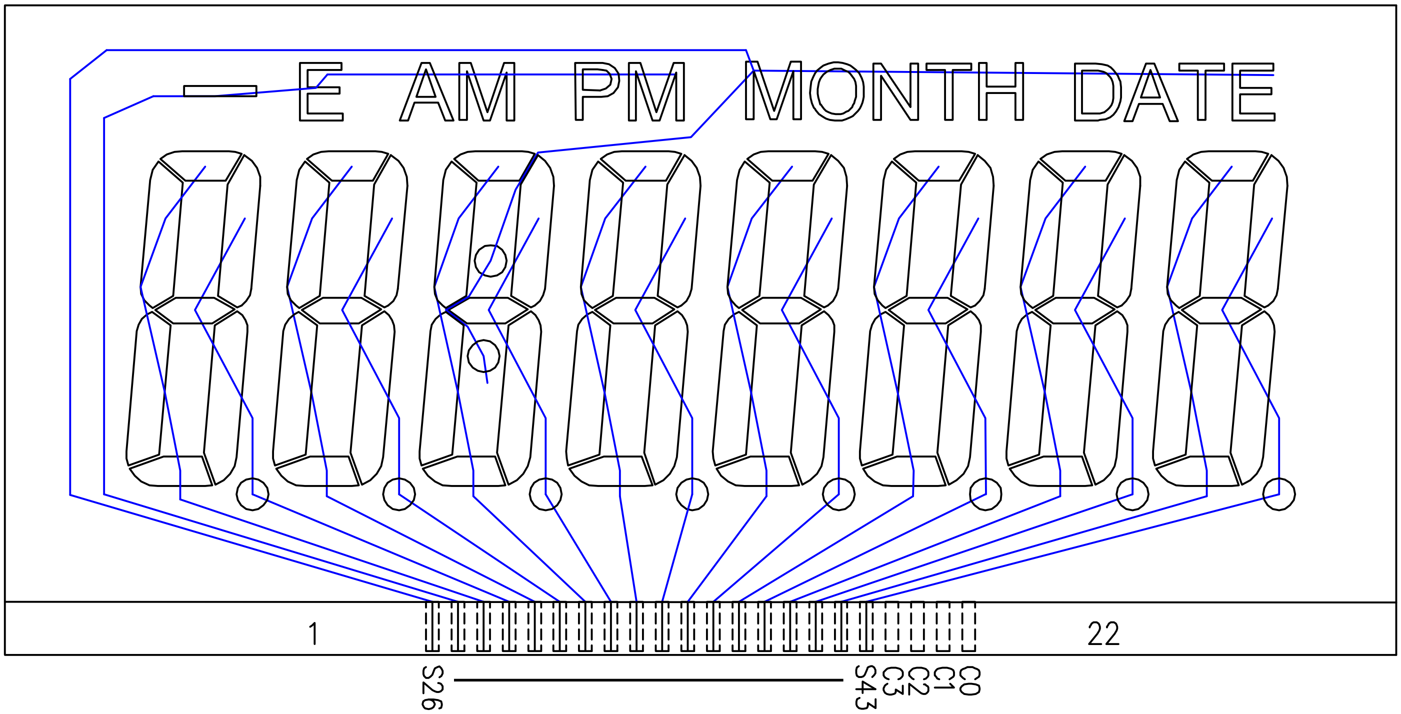
SET 设定流程：秒 => 时 => 分 => 年 => 月 => 日 => 退出（正常走时），在设定状态下 30 秒不操作自动切回正常走时。

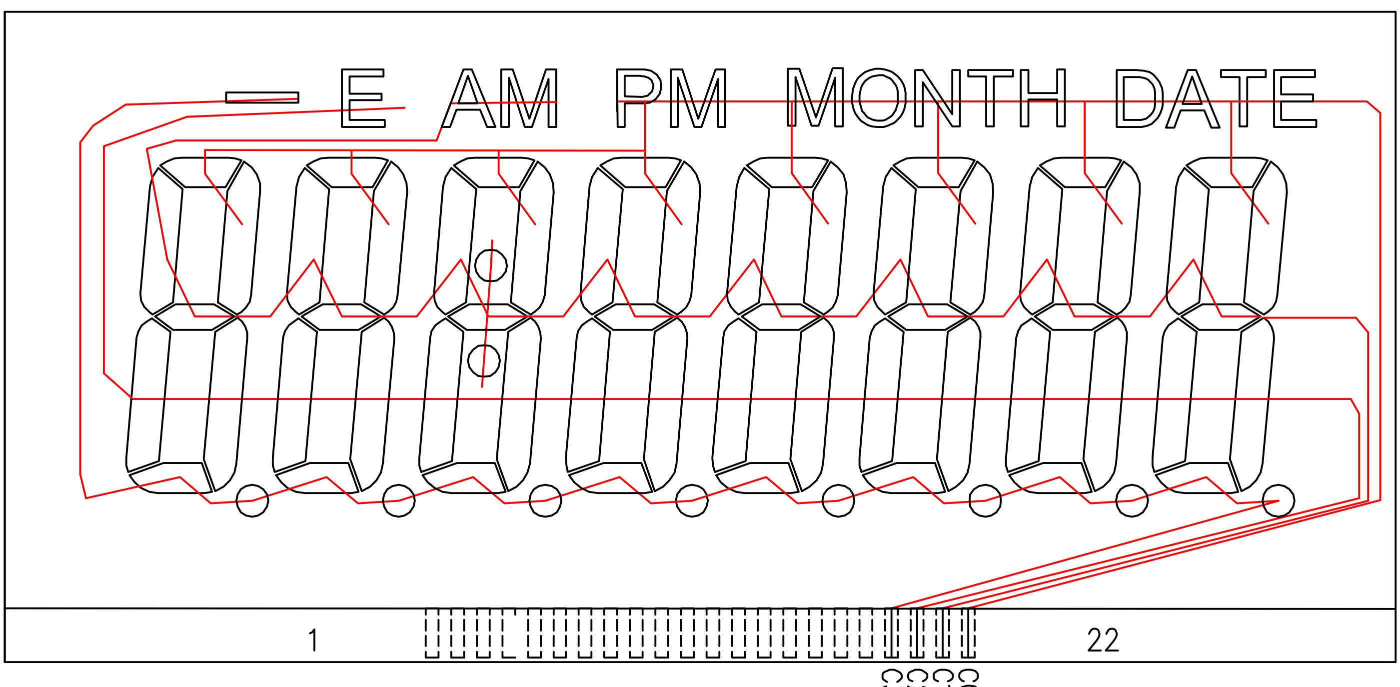
在时间或日期状态下按 ON/C 进入计算器，在计算状态下如不操 M/ADJ 2- 3 分钟自动切回正常走时。正常走时时，秒点 “ ： ” icon闪烁。

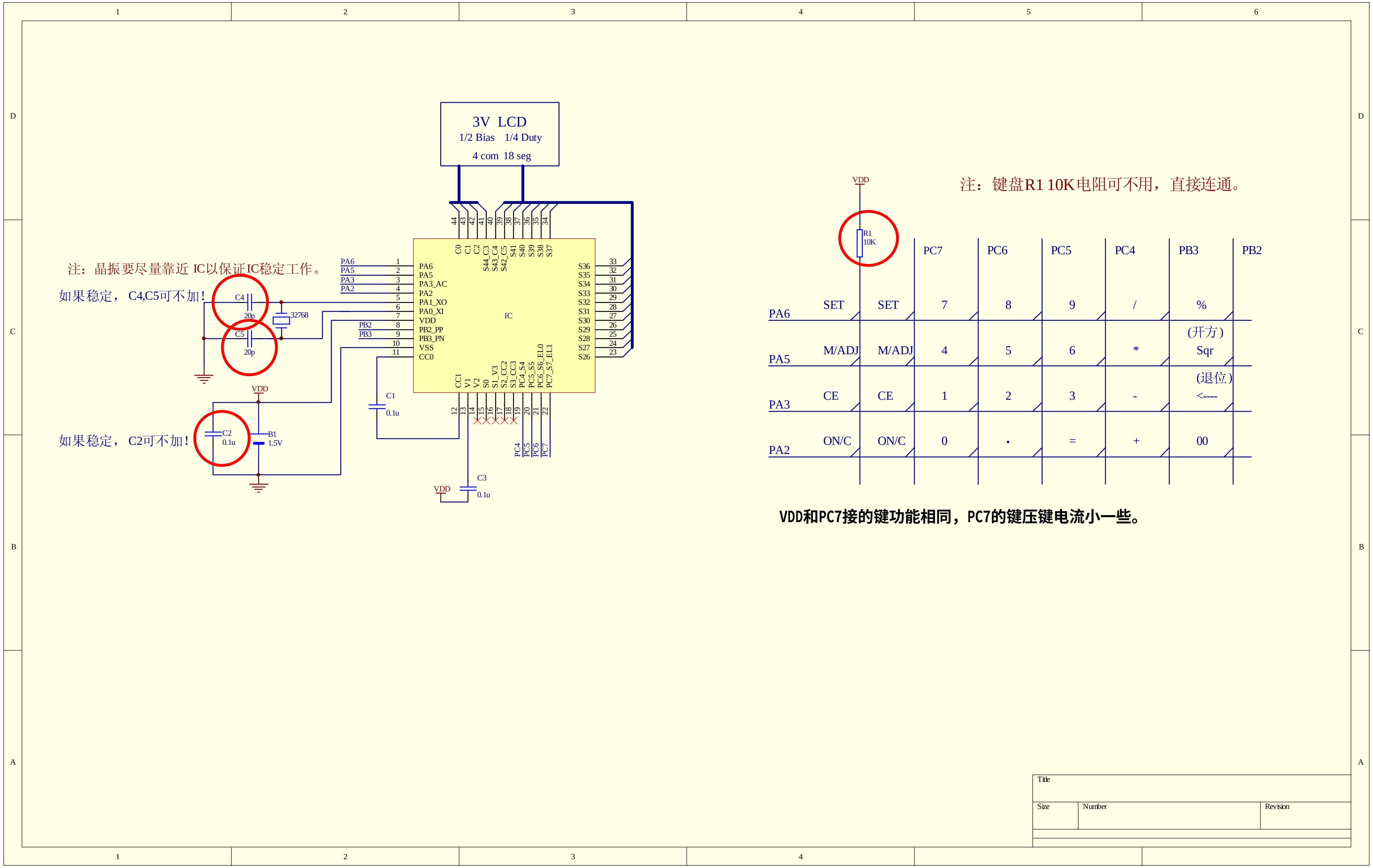
四、LCD 玻璃图 玻璃参数：VOLTAGE：3.0V， DUTY：1/4， BIAS：1/2

或VOLTAGE：4.5V， DUTY：1/4， BIAS：1/3

SEGMENT 走线图


E AM PM MONTH DATE
1
22
S26
S43
C3
C2
C1
C0


E AM PM MONTH DATE
1
22
C3
C2
C1
C0



3V LCD
1/2 Bias 1/4 Duty
4 com 18 seg
IC
PA6
PA5
PA3_AC
PA2
PA1_XO
PA0_XI
VDD
PB2_PP
PB3_PN
VSS
CC0
C0
C1
C2
S44_C3
S43_C4
S42_C5
S41
S40
S39
S38
S37
S36
S35
S34
S33
S32
S31
S30
S29
S28
S27
S26
CC1
V1
V2
S0
S1_V3
S2_CC2
S3_CC3
PC4_S4
PC5_S5
PC6_S6_EL0
PC7_S7_EL1
PB2
PB3
PC4
PC5
PC6
PC7
C4
20p
C5
20p
32768
C1
0.1u
C2
0.1u
B1
1.5V
C3
0.1u
VDD
注：晶振要尽量靠近 IC以保证IC稳定工作。
如果稳定，C4,C5可不加！
如果稳定，C2可不加！
注：键盘R1 10K电阻可不用，直接连通。
R1
10K
PC7
PC6
PC5
PC4
PB3
PB2
PA6
SET
SET
7
8
9
/
%
PA5
M/ADJ
M/ADJ
4
5
6
*
(开方)
Sqr
PA3
CE
CE
1
2
3
-
(退位)
<----
PA2
ON/C
ON/C
0
.
=
+
00
VDD和PC7接的键功能相同，PC7的键压键电流小一些。
Title
Size
Number
Revision

Pad Assignment:

No.	Name	X	Y	No.	Name	X	Y
1	PA6	-642.6	552.15	23	S26	642.6	-552.15
2	PA5	-642.6	444.15	24	S27	642.6	-444.15
3	PA3_AC	-642.6	337.95	25	S28	642.6	-337.05
4	PA2	-642.6	225.45	26	S29	642.6	-224.55
5	PA1_XO	-642.6	112.95	27	S30	642.6	-112.05
6	PA0_XI	-642.6	0.45	28	S31	642.6	0.45
7	VDD	-642.6	-112.05	29	S32	642.6	112.95
8	PB2_PP	-642.6	-224.55	30	S33	642.6	225.45
9	PB3_PN	-642.6	-337.05	31	S34	642.6	337.95
10	VSS	-642.6	-444.15	32	S35	642.6	444.15
11	CC0	-642.6	-552.15	33	S36	642.6	552.15
12	CC1	-534.6	-552.15	34	S37	534.6	552.15
13	V1	-424.8	-552.15	35	S38	424.8	552.15
14	V2	-318.6	-552.15	36	S39	318.6	552.15
15	S0	-212.4	-552.15	37	S40	212.4	552.15
16	S1_V3	-106.25	-552.15	38	S41	106.2	552.15
17	S2_CC2	0	-552.15	39	S42_C5	0	552.15
18	S3_CC3	106.2	-552.15	40	S43_C4	-106.2	552.15
19	PC4_S4	212.4	-552.15	41	S44_C3	-212.4	552.15
20	PC5_S5	318.6	-552.15	42	C2	-318.6	552.15
21	PC6_S6_EL0	424.8	-552.15	43	C1	-424.8	552.15
22	PC7_S7_EL1	534.6	-552.15	44	C0	-534.6	552.15

*The IC substrate should be connected to Vss in the PCB layout artwork.