

DL5658函数计算器IC

82MS 函数机按键和玻璃显示测试步骤

同时按下 **SHIFT**+**ON**+**7** 三个按键，此时全显。再按 **SHIFT** 此时全不显。继续按 **SHIFT**，每次的显示不一样。测试过程中玻璃显示的内容能判断玻璃显示是否正确,有无显示缺画等不良现象。

一直按 **SHIFT** 直到显示 1。此时表示 **SHIFT** 是第一个按键。按 **ALPHA**，显示 2。按 **MODE** 显示 3。按 **LEFT** 显示 4。按 **UP** 显示 5。按 **RIGHT** 显示 6。按 **X⁻¹** 显示 7。按 **nCr** 显示 8。按 **Pol** 显示 9。按 **X³** 显示 10，按 **DOWN** 显示 11。按 **ab/c** 显示 12。按 **√** 显示 13。按 **X²** 显示 14。按 **∧** 显示 15。按 **log** 显示 16，按 **ln** 显示 17。按 **(-)** 显示 18。按 **.,.,.** 显示 19。按 **hyp** 显示 20。按 **sin** 显示 21。按 **cos** 显示 22。按 **tan** 显示 23。按 **RCL** 显示 24。按 **ENG** 显示 25。按 **(** 显示 26。按 **)** 显示 27。按 **,** 显示 28。按 **M+** 显示 29。按 **7** 显示 30。按 **8** 显示 31。按 **9** 显示 32。按 **DEL** 显示 33。按 **AC** 显示 34。按 **4** 显示 35。按 **5** 显示 36。按 **6** 显示 37。按 **×** 显示 38。按 **÷** 显示 39。按 **1** 显示 40。按 **2** 显示 41。按 **3** 显示 42。按 **+** 显示 43。按 **-** 显示 44。按 **0** 显示 45。按 **.** 显示 46。按 **EXP** 显示 47。按 **Ans** 显示 48。按 **=** 显示

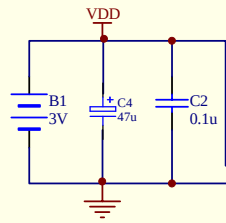
25	OK
4	

按 **ON** 返回正常显示，玻璃显示和按键测试结束。

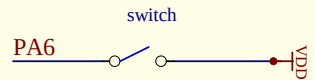
注明：按键一定要按顺序一个接一个来测，不能跳开按其他键，按键顺序没按对或者按键线路没接上就无动作。

下列线路PCB请预留焊盘

- VDD
- VSS
- SCL(PB3)
- SDA(PB2)
- Mode(PA3)
- VPP(PA2)

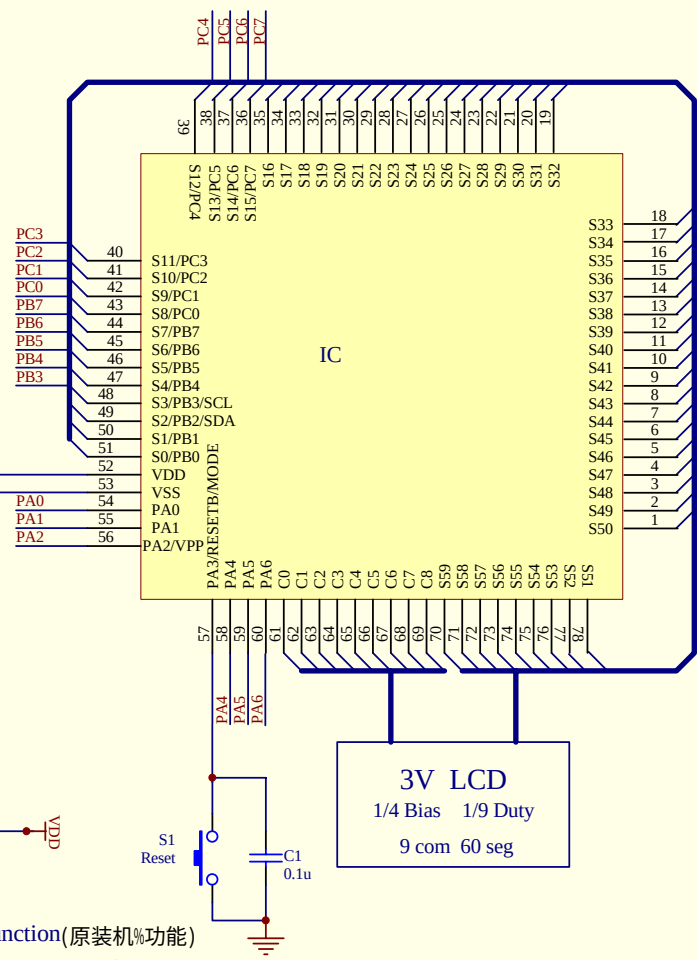


C4 可不加
C2 尽量靠近 IC



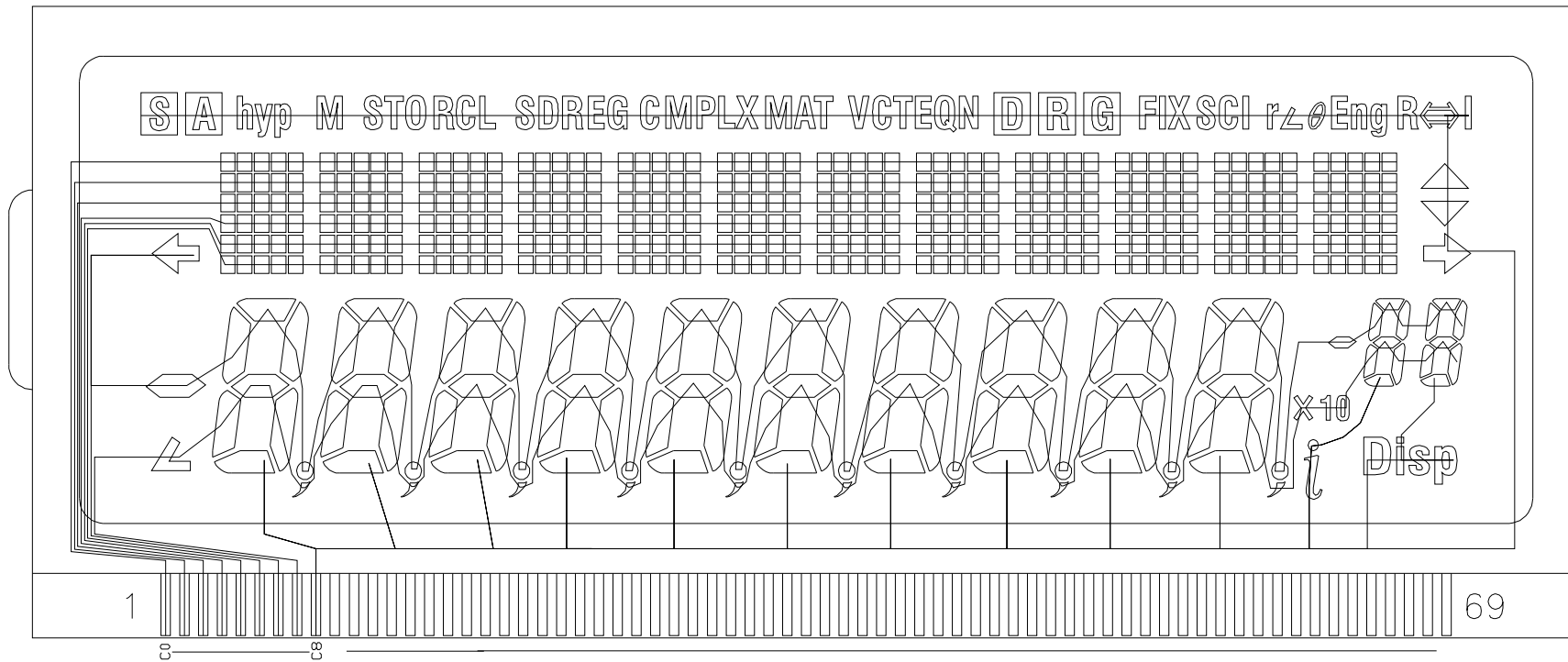
% option :

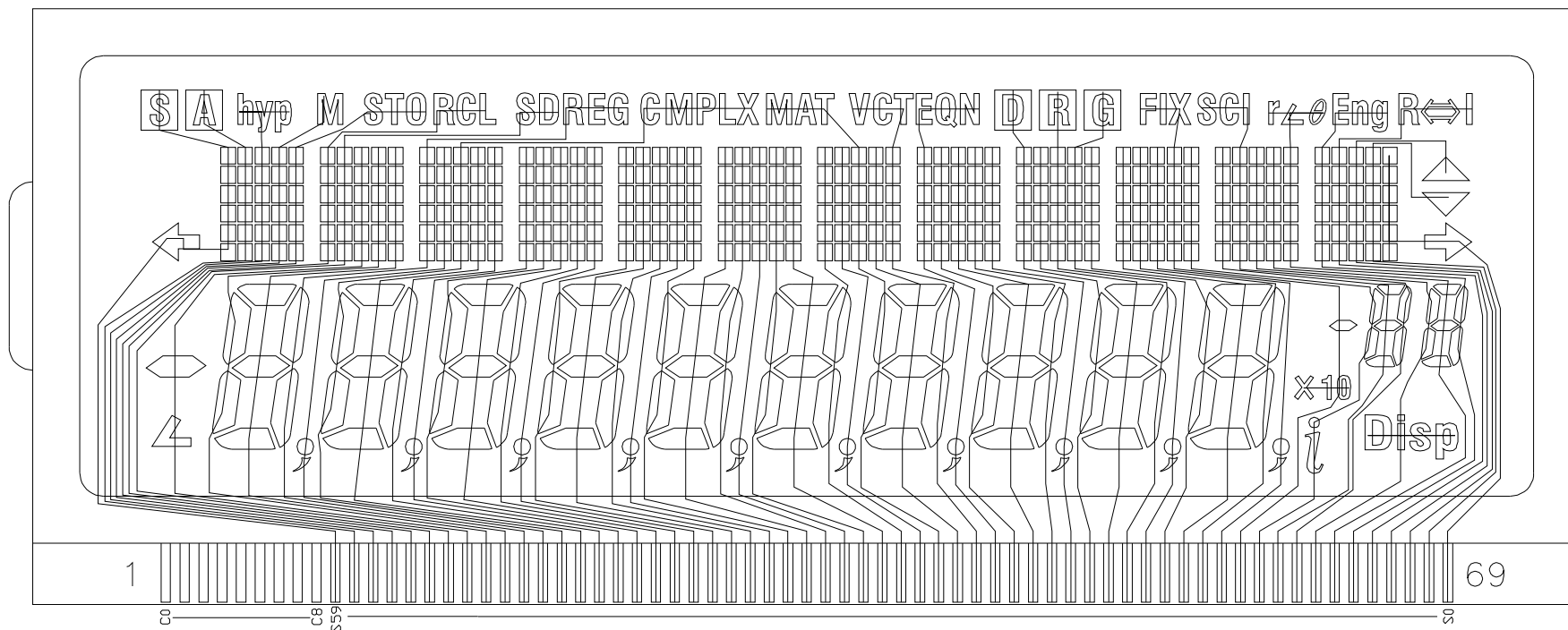
switch open ==> % key is function(原装机%功能)
switch close ==> % key is normal (教育市场%功能)



	PA5	PA4	PA2	PA1	PA0	
Rnd 0	[S-SUM] 1	4	7			PC7
Ran# •	[S-VAR] 2	5	8			PC6
Pai EXP	3	6	9			PC5
DRG Ans	+	*	INS DEL			PC4
% =	-	/	OFF AC			PC3
sqrt3 x^3	ex e ln	Tan-1 F Tan	M- M M+			PC2
Rec(: Pol(	10x log	Cos-1 E Cos	; Y ,			PC1
Right	Yx sqrtX	Sin-1 D Sin	X)			PC0
Left	x^2	C hyp	(			PB7
nPr nCr	sqrt	<-- B • , , ,	<-- ENG			PB6
x! X-1	d/c ab/c	A (-)	STO RCL			PB5
	无自检 7		CLR Mode			PB4
Shift	ALPHA	Up	Down			PB3

Title		
Size A4	Number	Revision
File: Z		





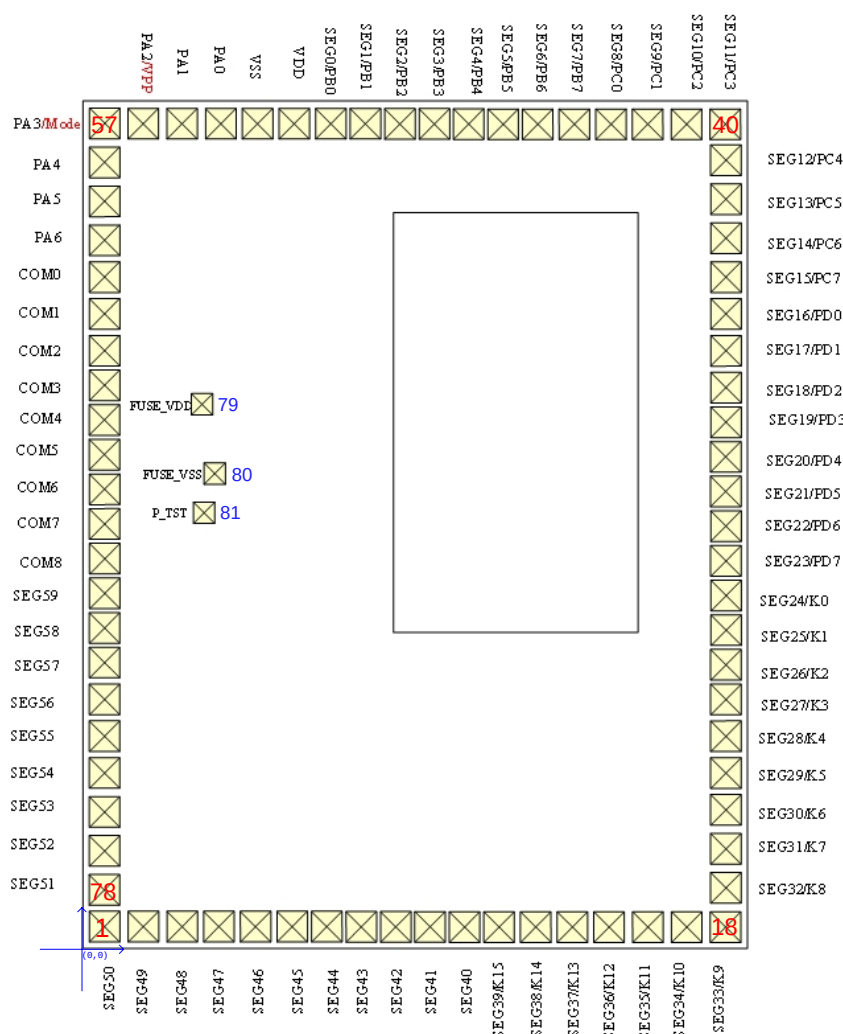
PAD

Pad Assignment:

No	Name	X	Y	No	Name	X	Y	No	Name	X	Y	No.	Name	X	Y
1	SEG50	55	54.5	21	SEG30	1505.5	325	41	SEG10/PC2	1415	1910.5	61	COM0	54.5	1555
2	SEG49	145	54.5	22	SEG29	1505.5	410	42	SEG9/PC1	1325	1910.5	62	COM1	54.5	1470
3	SEG48	235	54.5	23	SEG28	1505.5	495	43	SEG8/PC0	1235	1910.5	63	COM2	54.5	1385
4	SEG47	325	54.5	24	SEG27	1505.5	580	44	SEG7/PB7	1150	1910.5	64	COM3	54.5	1305
5	SEG46	410	54.5	25	SEG26	1505.5	665	45	SEG6/PB6	1065	1910.5	65	COM4	54.5	1225
6	SEG45	495	54.5	26	SEG25	1505.5	745	46	SEG5/PB5	980	1910.5	66	COM5	54.5	1145
7	SEG44	580	54.5	27	SEG24	1505.5	825	47	SEG4/PB4	900	1910.5	67	COM6	54.5	1065
8	SEG43	660	54.5	28	SEG23/PD7	1505.5	905	48	SEG3/PB3	820	1910.5	68	COM7	54.5	985
9	SEG42	740	54.5	29	SEG22/PD6	1505.5	985	49	SEG2/PB2	740	1910.5	69	COM8	54.5	905
10	SEG41	820	54.5	30	SEG21/PD5	1505.5	1065	50	SEG1/PB1	660	1910.5	70	SEG59	54.5	825
11	SEG40	900	54.5	31	SEG20/PD4	1505.5	1145	51	SEG0/PB0	580	1910.5	71	SEG58	54.5	745
12	SEG39	980	54.5	32	SEG19/PD3	1505.5	1225	52	VDD	495	1910.5	72	SEG57	54.5	665
13	SEG38	1065	54.5	33	SEG18/PD2	1505.5	1305	53	VSS	410	1910.5	73	SEG56	54.5	580
14	SEG37	1150	54.5	34	SEG17/PD1	1505.5	1385	54	PA0	325	1910.5	74	SEG55	54.5	495
15	SEG36	1235	54.5	35	SEG16/PD0	1505.5	1470	55	PA1	235	1910.5	75	SEG54	54.5	410
16	SEG35	1325	54.5	36	SEG15/PC7	1505.5	1555	56	PA2/VPP	145	1910.5	76	SEG53	54.5	325
17	SEG34	1415	54.5	37	SEG14/PC6	1505.5	1640	57	PA3/Mode	55	1910.5	77	SEG52	54.5	235
18	SEG33	1505	54.5	38	SEG13/PC5	1505.5	1730	58	PA4	54.5	1820	78	SEG51	54.5	145
19	SEG32	1505.5	145	39	SEG12/PC4	1505.5	1820	59	PA5	54.5	1730	79	FUSE_VDD	291	1278
20	SEG31	1505.5	235	40	SEG11/PC3	1505	1910.5	60	PA6	54.5	1640	80	FUSE_VSS	327	1109
												81	P_TST	299	1024

Die size :1560um * 1965um PAD window : 65um(W) x 65um(H) PAD min pitch: 80um

*The IC substrate should be connected to Vss in the PCB layout artwork.



79,80,81脚画板时不需要画！