

目录

1. 概述.....	3
2. 主要性能.....	3
3. 应用范围.....	3
4. 封装及脚位说明.....	4
5. 电气参数.....	5
5.1 DC/AC.....	5
5.2 最大绝对额定值.....	5
6. 功能描述.....	6
7. 参考电路.....	7
8. 布板建议.....	8
9. 封装尺寸图.....	9
10. 修改记录.....	11

1. 概述:

是一款具有抗干扰能力强，功耗低，封装尺寸体积小等特点的叁键专用的电容触摸感应芯片。

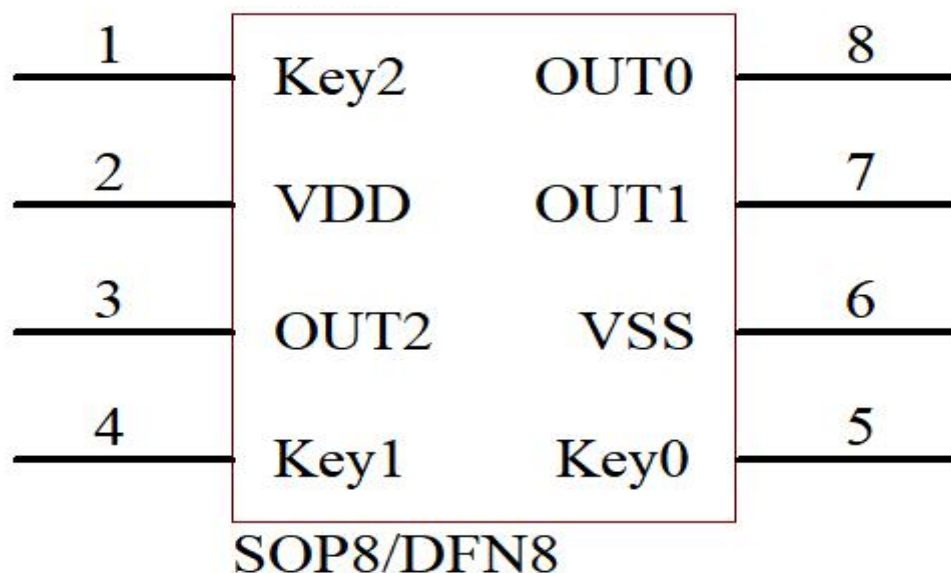
2. 主要性能:

- 工作电压：2.2V-5.5V（内置2.0V的LVR）。
- 工作电流：[5.5uA@VDD=3.0V](#)
- 低功耗电流：[2.5uA@VDD=3.0V](#)
- 响应时间：工作模式小于60ms，低功耗模式小于120ms。
- 可由TK脚位电容调整灵敏度（0pF-30pF）。
- 输出口为高/低电平有效。
- TK引脚支持8秒长按复位。
- 工作模式下10s内无触摸操作，则自动进入低功耗模式。
- 内置2.3V LDO。
- SOP8/DFN8封装。

3. 应用范围:

- TWS耳机，蓝牙手环，电子手表
- 电子秤，电子烟，移动电源等电池供电产品
- 电池供电的LED台灯，手电筒等产品

4. 封装及脚位说明:



管脚说明

引脚	代号	输入或输出	功能说明
1	Key2	输入	触摸键输入引脚，支持长按超时8s复位
2	VDD	--	电源正极
3	OUT2	输出	触摸键输出引脚
4	Key1	输入	触摸键输入引脚，支持长按超时8s复位
5	Key0	输入	触摸键输入引脚，支持长按超时8s复位
6	VSS	--	电源负极
7	OUT1	输出	触摸键输出引脚
8	OUT0	输出	触摸键输出引脚

备注：多余不用的触摸键必须接VSS。

5. 电气参数:

5.1 DC/AC 特性: (测试条件为室内温度=25°C)

项目	符号	测试条件	最小	典型	最大	单位
工作电压	Vdd		2.2	--	5.5	V
工作电流	Ind	Vdd=3V, 无负载	--	5.5	--	UA
		Vdd=5.0V, 无负载	--	8.0	--	UA
静态电流	Isd	Vdd=3.0V, 无负载	--	2.5	--	UA
		Vdd=5.0V, 无负载	--	3.0	--	UA
高电平输出电压			0.8*Vdd	Vdd		V
低电平输出电压				0	0.2*Vdd	V
I/O驱动电流	Isource			4		MA
I/O灌电流	Isink			8		MA

5.2 最大绝对额定值

参数	符号	条件	值	单位
工作温度	Top	--	-20°C--+70°C	°C
存储温度	Tstg	--	-65°C--+150°C	°C
供应电压	Vdd	Ta=25° C	Vss-0.3--Vss+5.5	V
输入电压	Vin	Ta=25° C	Vss-0.3--Vss+0.3	V

备注: VSS表示系统接地

6. 功能描述

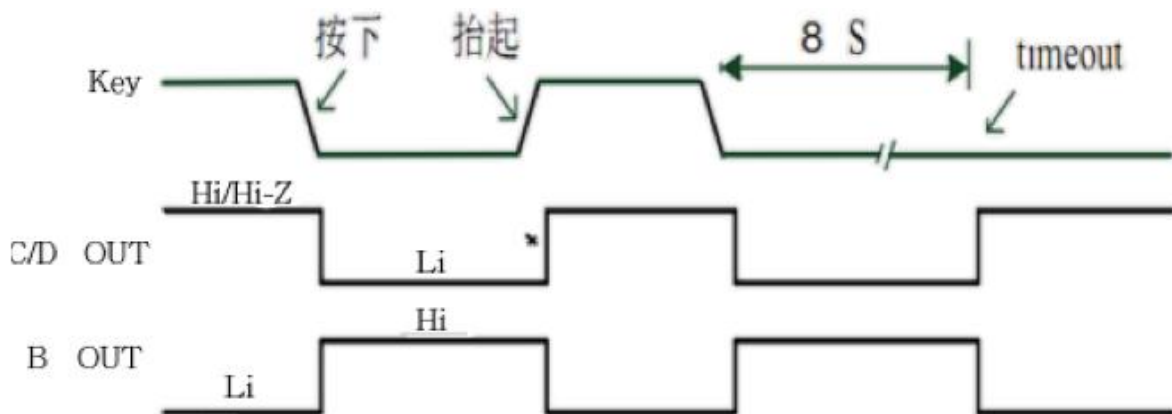
- ◇ DL2030B:CMOS输出模式,无触摸输出低电平,有触摸输出高电平。
- ◇ DL2030C:CMOS输出模式,无触摸输出高电平,有触摸输出低电平。
- ◇ DL2030D:NMOS输出模式,无触摸输出高阻态,有触摸输出低电平。

➤ 信号输出方式

Hi-Z: 表示高阻态;

Hi: 表示高电平;

Li: 表示低电平。



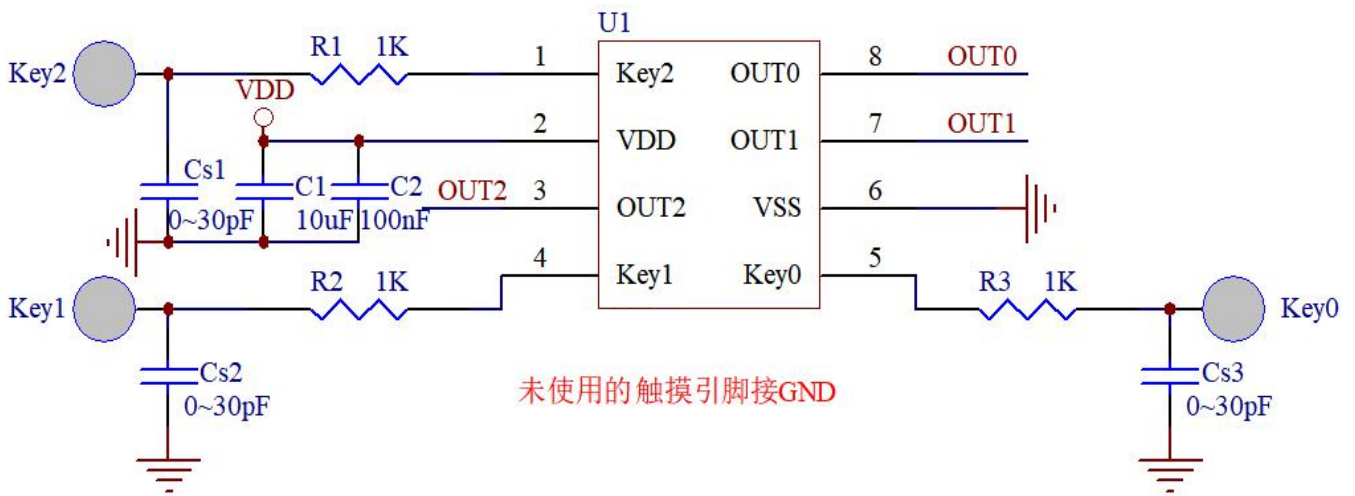
➤ 触摸键长按最大时间

TK键长按超时,会产生芯片复位,最大时间为8秒。

➤ 工作模式和低功耗模式

芯片上电或复位即进入工作模式,当10秒内无触摸操作后,则自动进入低功耗模式,芯片检测到触摸引脚的电容变化后,会从低功耗模式自动切换到工作模式。

7. 参考电路



说明：

1. CS 电容与灵敏度的关系：

- a. CS 电容越小，灵敏度越高，CS 电容越大，灵敏度越低。
- b. CS 的电容值是 0pF-30pF，参考电容 CS 选用 5pF。

2. R1、R2、R3 电阻串接在触摸引脚与按键之间，可提高抗干扰能力及防静电效果，其阻值一般推举为 100R-10K 之间，常用 1K 电阻，Layout 时尽量靠近触摸芯片。

8. 布板建议书

触摸芯片的布板建议书

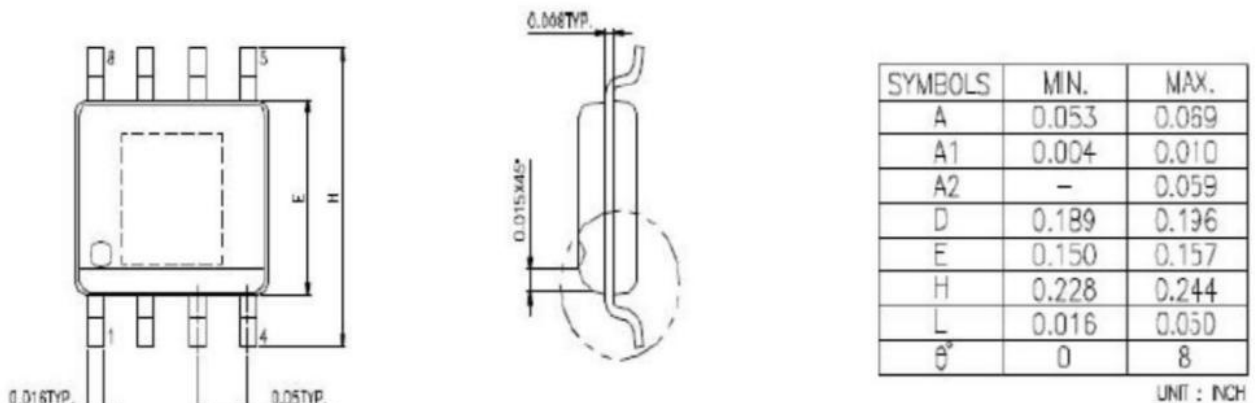
1. 电源的布线 (Layout) 方面, 首先要以电路分块划分, 触摸 IC 能有独立的走线到电源正端, 若无法独立的分支走线, 则尽量先提供触摸电路后在连接到其他电路。接地部分也相同, 希望能有独立的分支走线到电源的接地点, 也就是采用星形接地, 如此避免其他电路的干扰, 会对触摸电路稳定有很大的提升效果。
2. 单面板 PCB 设计, 建议使用感应弹簧片作为触摸盘, 一带盘的弹簧片最佳, 触摸盘够大才能获得最佳的灵敏度。
3. 若使用双面板 PCB 设计, 触摸盘 (PAD) 可设计为圆形或方形, 一般建议 12mm*12mm, 与 IC 的连线应该尽量走在触摸感应 PAD 的另外一面, 同时连接线应该尽量细, 也不要绕还路。
4. PCB 和外壳一定要紧密的贴合, 若松脱将造成电容介质改变, 影响电容的量测, 产生不稳定的现象, 建议外壳与 PAD 之间可以采用非导电胶黏合, 例如压力力与 3M KBM 系列。
5. 为提高灵敏度整体的杂散电容要越小越好, 触摸 IC 接脚与触摸盘之间的走线区域, 在正面与背面都不铺地, 但区域以外到 PCB 的周围则希望有地线将触摸的区域包围起来, 如同围墙一般, 将触摸盘周围的电容干扰隔绝, 只接受触摸盘上方的电容的电容变化, 地线与区域要距离 2mm 以上。触摸盘 PAD 与 PAD 之间距离也要保持 2mm 以上, 尽量避免不同 PAD 的平行引线过近, 如此能降低触摸感应 PAD 对地的寄生电容, 有利于产品灵敏度的提高。
6. 电容式触摸感应式将手指视为导体, 当手指靠近触摸盘时会增加对地的路径使杂散电容增加, 以此侦测电容的变化, 以判断手指是否有触摸。触摸盘与手指所构

成的电容变化与触摸外壳的厚度成反比，与触摸盘和手指覆盖的面积成正比。

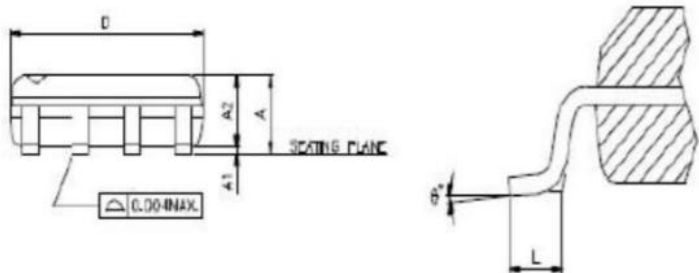
7. 外壳的材料也会影响灵敏度，不同材质的面板，其介电常数不同，如玻璃>有机玻璃（亚克力）>塑胶，在相同的厚度下，介电常数越大则手指与触摸盘间产生的电容越大，量测时待测电容的变化越大越容易承认按键，灵敏度就越高。

9. 封装尺寸图

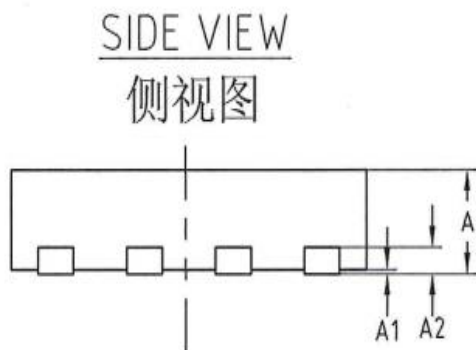
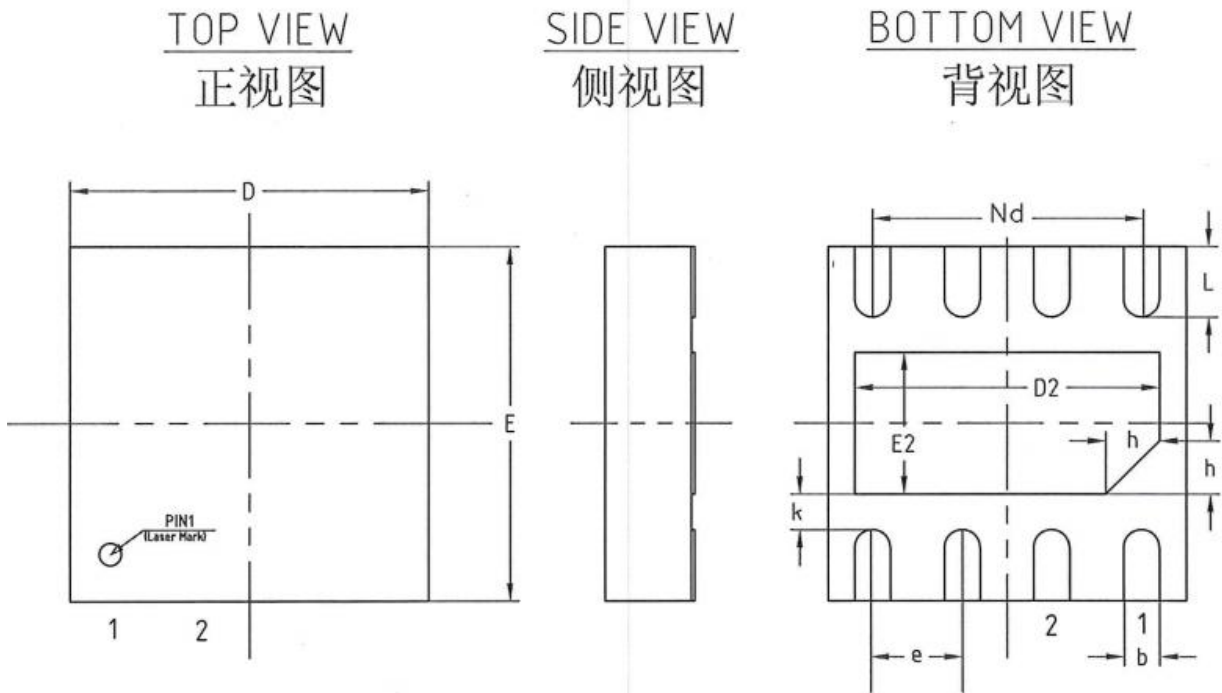
1》SOP8封装尺寸图



- NOTES:
1. JEDEC OUTLINE : MS-012 AA / E.P. VERSION : N/A
 2. DIMENSIONS "D" DOES NOT INCLUDE MOLD FLASH, PROTRUSIONS OR GATE BURRS. MOLD FLASH, PROTRUSIONS AND GATE BURRS SHALL NOT EXCEED .15mm (.006in) PER SIDE.
 3. DIMENSIONS "E" DOES NOT INCLUDE INTER-LEAD FLASH, OR PROTRUSIONS. INTER-LEAD FLASH AND PROTRUSIONS SHALL NOT EXCEED .25mm (.010in) PER SIDE.



2》DFN8封装尺寸图



机械尺寸/mm			
字符 SYMBOL	最小值 MIN	典型值 NOMINAL	最大值 MAX
A	0.45	0.50	0.55
A1	-	0.02	0.05
A2	0.203 REF		
b	0.15	0.20	0.25
D	1.90	2.00	2.10
D2	1.60	1.70	1.80
E	1.90	2.00	2.10
E2	0.80	0.90	1.00
e	0.50 BSC		
K	0.20	0.25	0.30
L	0.25	0.30	0.35
h	0.25	0.30	0.35
Nd	1.50 BSC		