



深圳市晶峰达电子科技有限公司

东莞市琪芯电子有限公司

电话:13798528768, 0769-85338927, 传真: 85338927  
邮箱:info@jfd-ic.com, QQ: 1873357672  
网址:www.jfd-ic.com MSN:aleafuyzf@hotmail.com

8010B 万年历 (农历)

## DESCRIPTION

The 8010B is a CMOS watch circuit with lunar calendar, designed for a 8 digit duplexes liquid crystal display, 7-day mark, lunar calendar date mark, AM / PM mark, colon.

## FEATURES

- ◆ Single 1.5V battery operation
- ◆ Low power dissipation
- ◆ 4 digit LCD display lunar calendar
- ◆ Date mark (month, date, week)
- ◆ Years range : 2001-2060 (2001 is eliding)
- ◆ User selectable 12/24 format
- ◆ 32,768Hz Oscillating crystalloid
- ◆ Debounce circuitry on switch inputs
- ◆ Protection against static discharge

## 特點

- ◆ 1.5V 电压工作
- ◆ 低功耗
- ◆ 4 位 LCD 日曆顯示、農曆顯示
- ◆ 日期顯示 (月、日、星期)
- ◆ 年份範圍 :2001-2060(缺省為 2001 年)
- ◆ 可選用 12 或 24 小時制
- ◆ 32,768Hz 晶振
- ◆ 開關輸入防彈跳
- ◆ 帶靜電保護



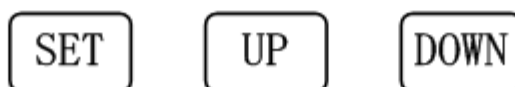
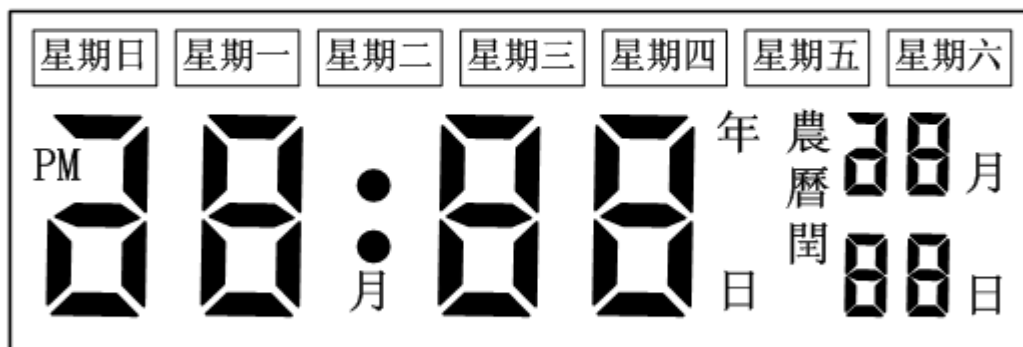
## 特点

- \* 1.5V 工作电压:
- \* 低功耗:
- \* 4 位 LCD 日历显示、农历显示:
- \* 日期显示 (月、日、星期):
- \* 年份范围: 2001—2060 (缺省为 2001 年):
- \* 12 小时制 24 小时制可选:
- \* 32.768kHz 晶振:
- \* 开关输入防弹跳:
- \* 带静电保护:

## 电特性

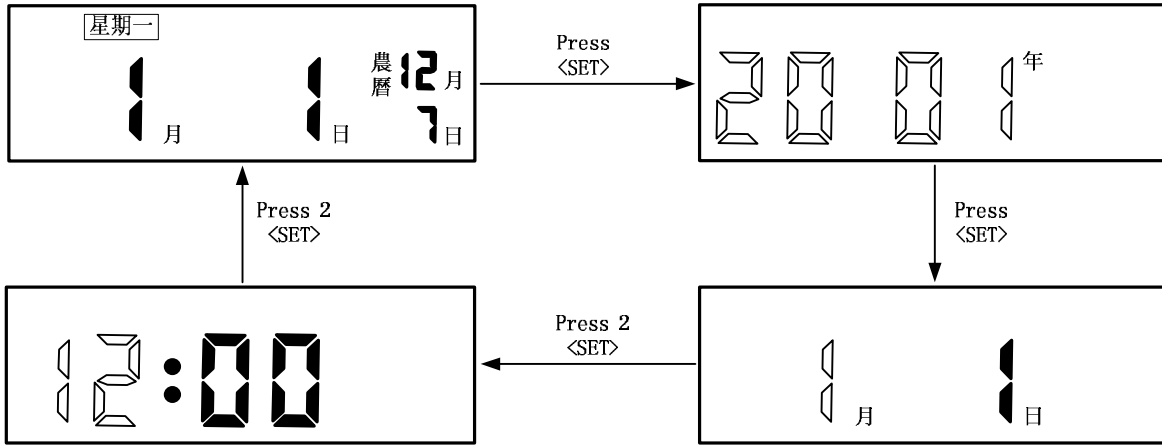
Characteristics		Sym	Min	Typ	Max	Unit	REMARKS
Operating Voltage	工作电压	VDD	-	1.5	-	V	-
Double Voltage	倍压输出	VDD1	2.1	3.0	4.0	V	-
		VDD2	3.1	4.5	5.8	V	-
Quiescent Current	静态电流	I <sub>sb</sub>	-	1.5	2.5	μA	No Load
Oscillator input Frequency	晶振频率	F <sub>osc</sub>	-	32768	-	Hz	-
LCD frequency	LCD 频率	F <sub>lcd</sub>	-	64	-	Hz	-
Time stability	时间稳定性	T <sub>stb</sub>	-	1	-	ppm	V <sub>dd</sub> =1.5V

## LCD 显示

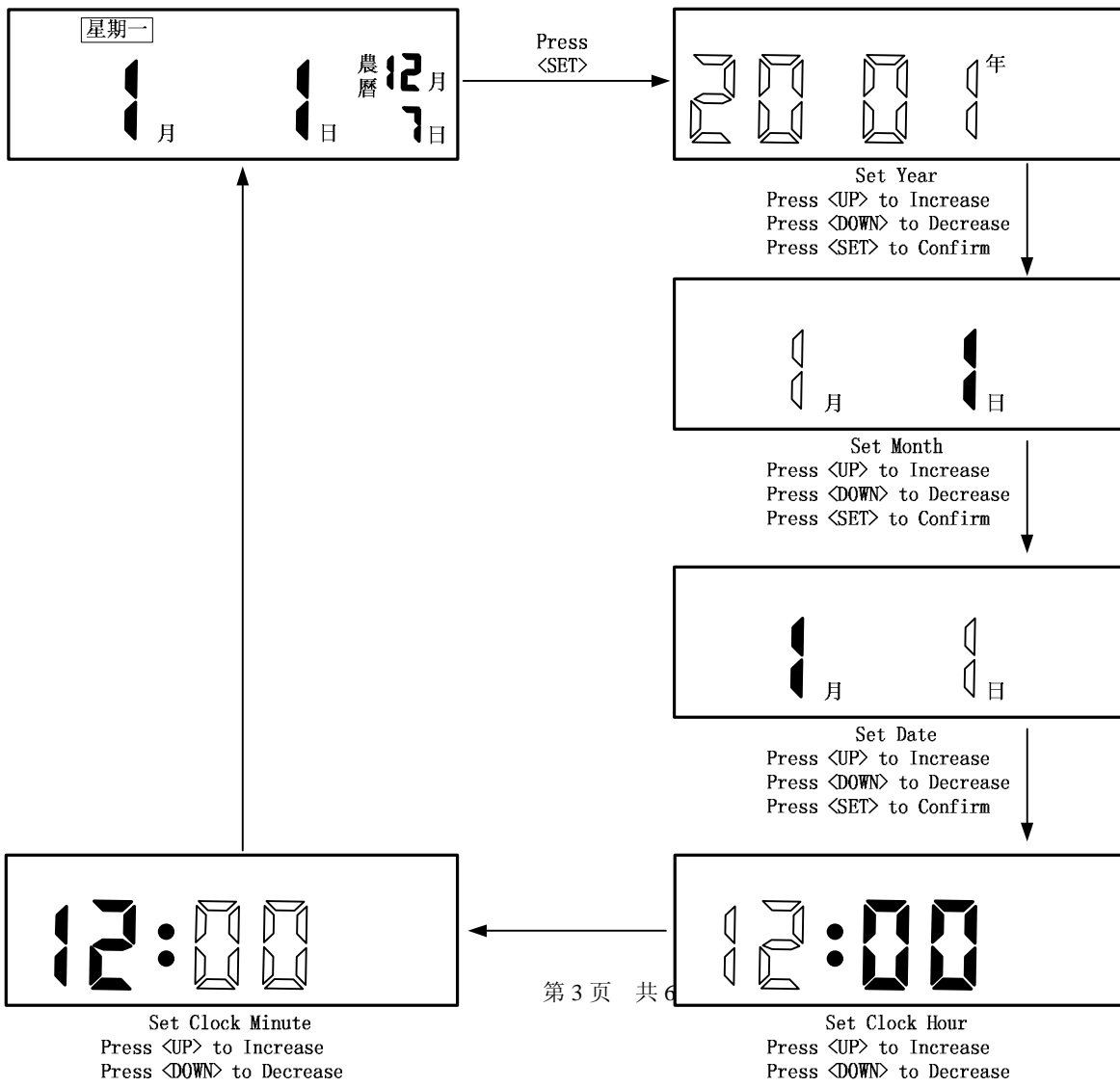




### Ø 操作模式



### Ø 设定流程





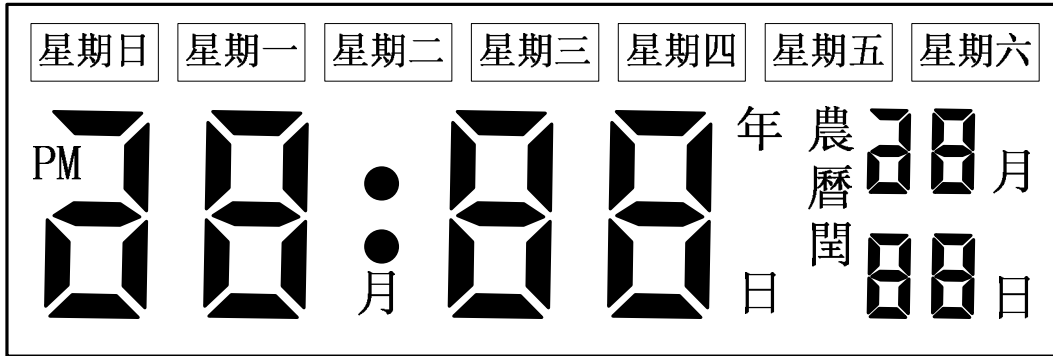
深圳市晶峰达电子科技有限公司

东莞市琪芯电子有限公司

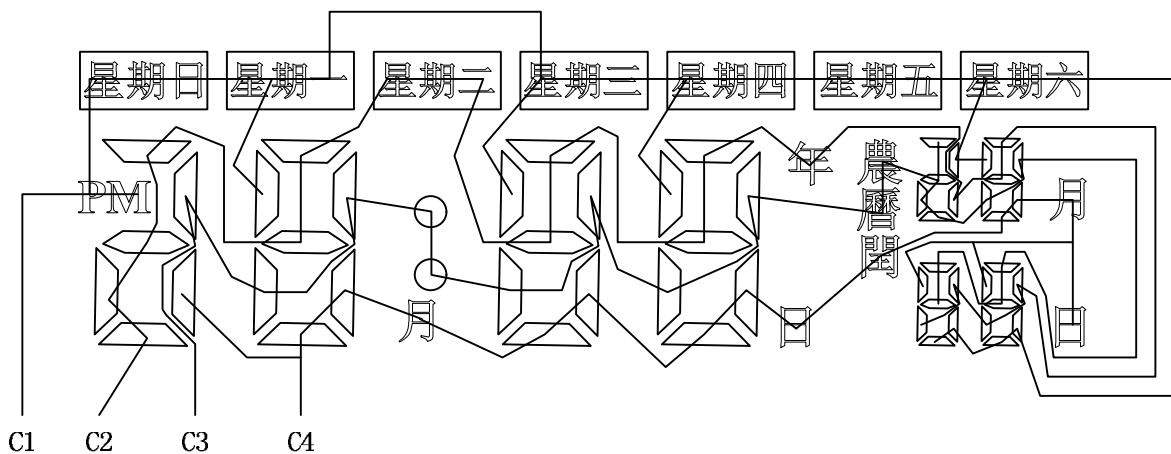
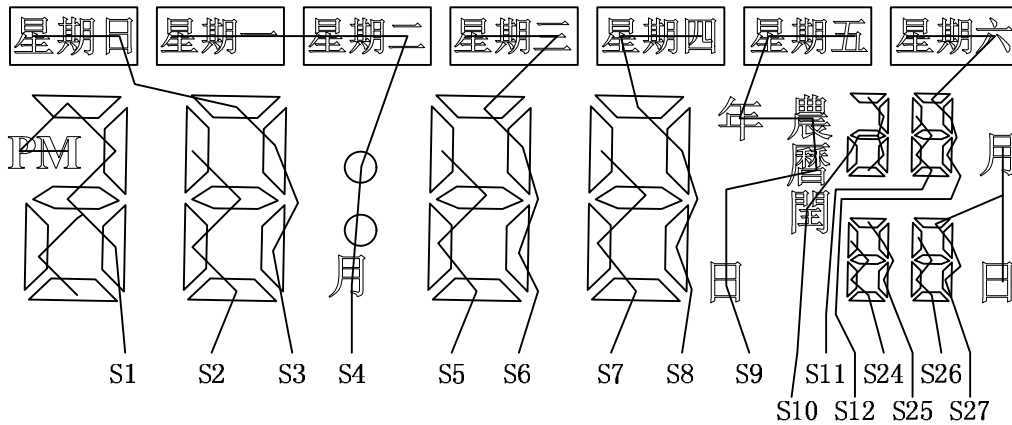
电话: 13798528788, 0769-85338927, 传真: 85338927  
 邮箱: info@jfd-ic.com, QQ: 1873357672  
 网址: www.jfd-ic.com MSN: aleafuzyf@hotmail.com

8010B 万年历 (农历)

Ø LCD 字段分配



Vlcd 4.5V 1/4 Duty 1/3 Bias

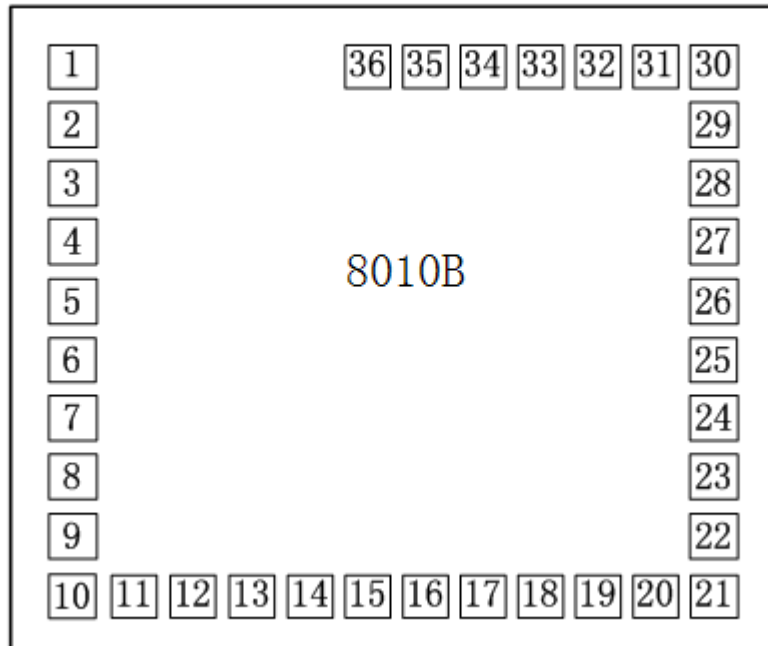




➤ 应用资料

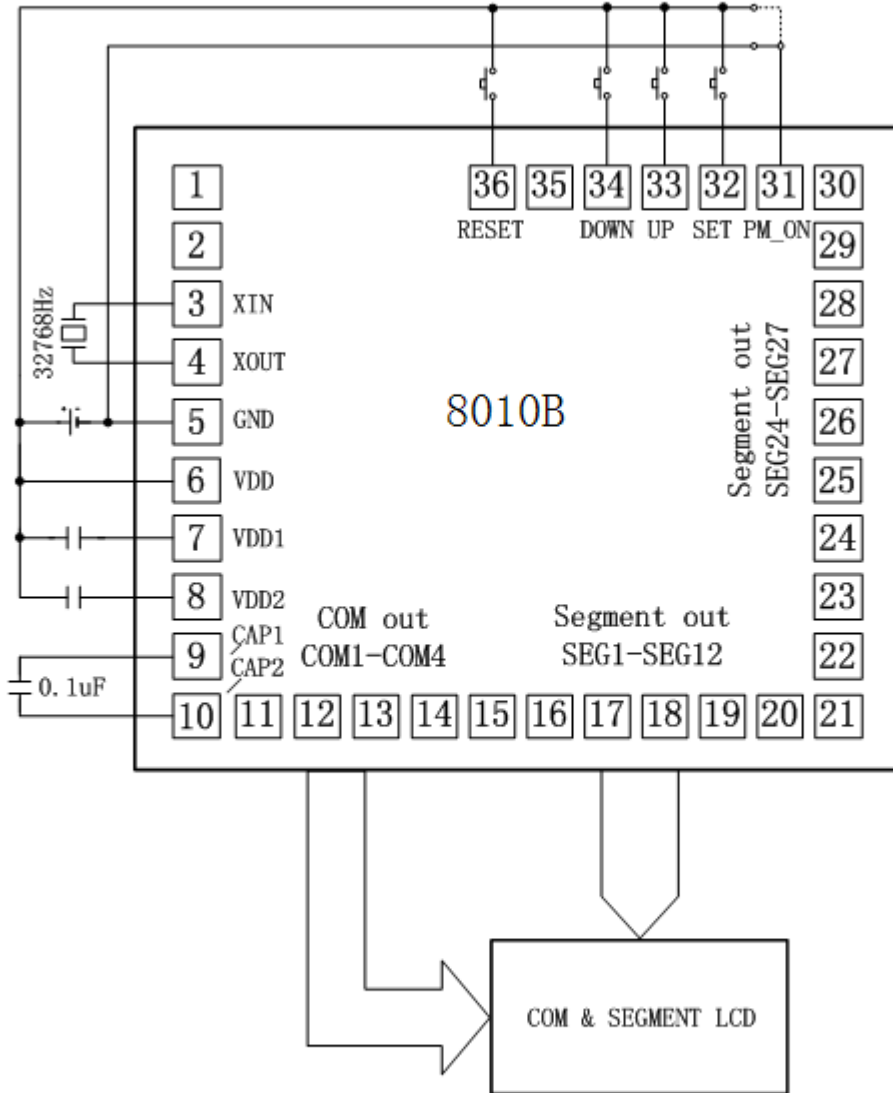
Pad	Name	X	Y	Pad	Name	X	Y
1	TST1	82.35	1265.90	19	SEG5	1212.50	84.05
2	TST0	82.35	1133.25	20	SEG6	1337.50	84.05
3	XIN	82.35	1002.25	21	SEG7	1466.85	84.05
4	XOUT	82.35	871.25	22	SEG8	1467.65	216.25
5	GND	82.35	740.25	23	SEG9	1467.65	347.25
6	VDD	82.35	609.25	24	SEG10	1467.65	478.25
7	VDD1	82.35	478.25	25	SEG11	1467.65	609.25
8	VDD2	82.35	347.25	26	SEG12	1467.65	740.25
9	CAP1	82.35	216.25	27	SEG24	1467.65	871.25
10	CAP2	82.35	84.05	28	SEG25	1467.65	1002.25
11	COM1	212.50	84.05	29	SEG26	1467.65	1133.25
12	COM2	337.50	84.05	30	SEG27	1467.65	1265.90
13	COM3	462.50	84.05	31	PM_ON	1338.30	1265.90
14	COM4	587.50	84.05	32	SET	1213.30	1265.90
15	SEG1	712.50	84.05	33	UP	1088.30	1265.90
16	SEG2	837.50	84.05	34	DOWN	963.30	1265.90
17	SEG3	962.50	84.05	35	TST2	838.30	1265.90
18	SEG4	1087.50	84.05	36	RESET	713.30	1265.90

➤ PAD 脚位图





➤ 参考电路图



**注： PM\_ON 接VDD 时为12小时制， PM\_ON 接GND 时为24小时制；  
芯片衬底接GND。**